Grupo HSPdigital

HSP son las siglas que designan al procesamiento de señales en hardware (Hardware Signal Processing) y que es la técnica que permite convertir un algoritmo de procesamiento digital de señales en un circuito integrado, típicamente FPGA.

Nuestro grupo se ha comprometido a ser pionero en el desarrollo de sistemas HSP mediante el uso de lenguajes descriptivos como VHDL y su realización física en circuitos integrados de cómputo reconfigurable FPGA. Las aplicaciones de estas tecnología van encaminadas a dar soluciones electrónicas en instrumentación a la industria eléctrica y mecánica.

Contamos con experiencia de primer nivel en el área con publicaciones originales, dirección de tesis y realización de proyectos con impacto industrial.

El grupo cuenta con investigadores líderes en el campo y un conjunto de alumnos muy entusiastas y de alto nivel académico de posgrado y licenciatura. También contamos con herramientas y equipo para realizar los desarrollos HSP.

Este portal tiene como finalidad presentar a los visitantes los trabajos realizados por el grupo e invitarlos a que formen parte del equipo de trabajo como una seria opción para realizar los estudios de licenciatura y posgrado e involucrarse en proyectos de desarrollo con impacto internacional de primer nivel.